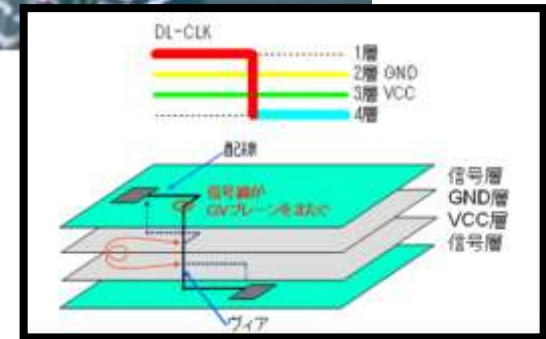


「DEMITASNX」概要

プリント基板設計の初期段階から利用可能なEMI抑制設計支援ツール

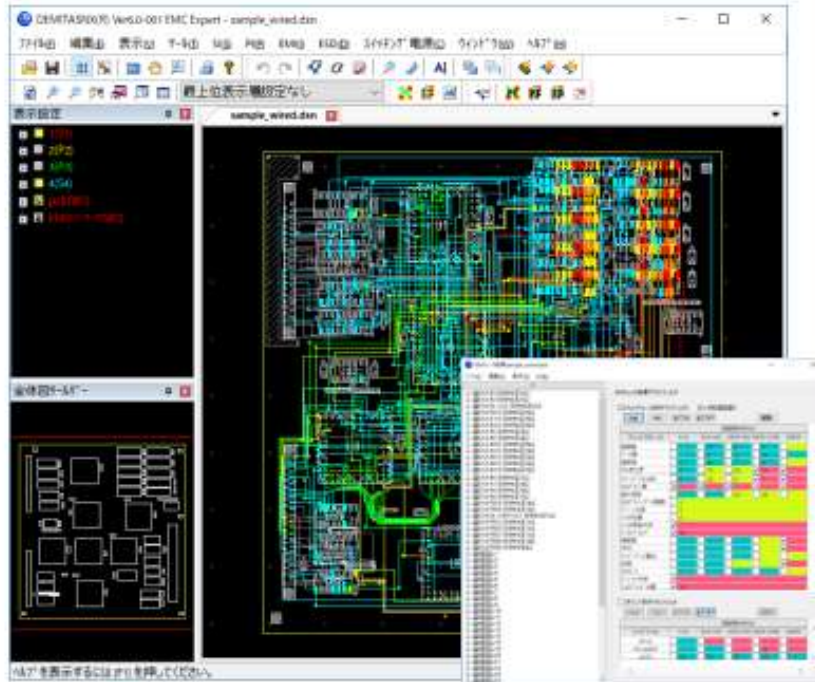
設計段階で「不要電磁波」を抑制するためのルールチェック機能や電源-GND共振機能を実装し、より効果的な解析とNECの様々な特許を用いた高速解析により、プリント基板設計への揺るぎない品質を生み出します。

- ◆ EMI対策の専門的な知識が不要
- ◆ ルールベースのチェックにより基板全体の問題を抽出
- ◆ チェックの閾値にNECの研究成果を標準搭載
- ◆ 高速かつ正確なチェックにより設計品質を向上



「DEMITASNX」 概要（主な特徴）

EMIチェック

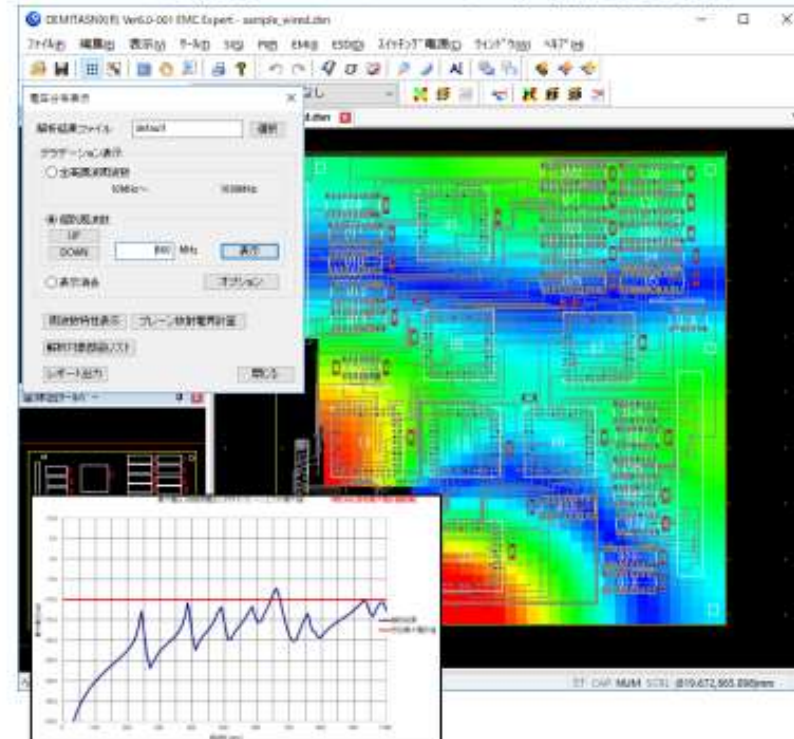


- PCB全体のレイアウト情報から EMIの原因となる箇所を特定
- 対策方法をアドバイス



設計品質向上、レビュー時間短縮

電源／グランド共振解析



- 対向する電源/GNDパターン間の共振を解析



キャパシタの配置検討が可能

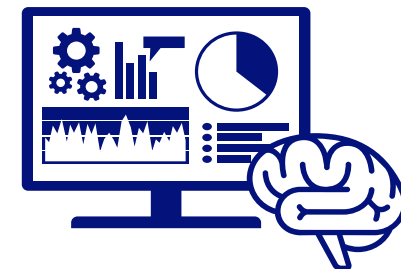
「DEMITASNX」 概要（追加機能） **NEW**

■ EMIチェック AI絞り込み機能

AIによってEMIチェック結果を更に重要なエラーに絞り込み可能。

→AIの判別によってエラー数を約75%削減（レビュー時間も75%削減）

→設計者個人の裁量に依存した設計を低減（品質のバラつきを減少）



■ EMIチェック結果・回路図のクロスプローブ機能

EMIチェック結果と回路図表示(ネット・部品・ピン)で相互に検索とハイライトが可能。

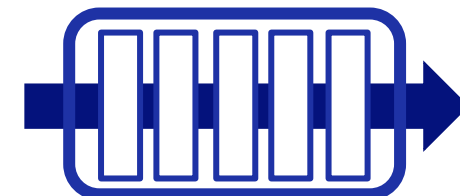
→回路図からEMIチェック結果をたどることも可能



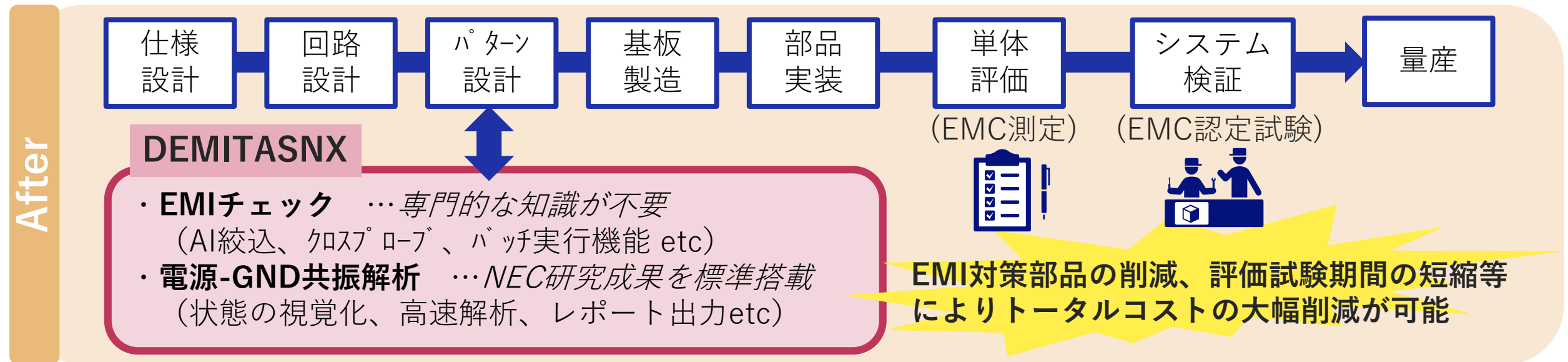
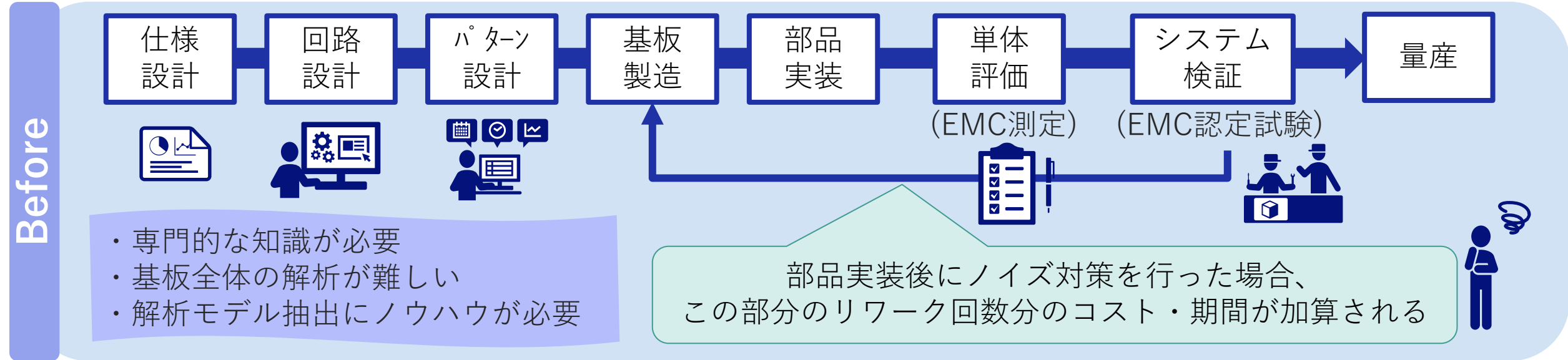
■ EMIチェック バッチ実行機能

EMIチェックをコマンドラインで実行可能。

事前設定情報は自動で補完し、CADデータの準備だけで実行可能。



「DEMITASNX」の環境負荷評価（モデルケース）



環境負荷評価（CO2排出量削減率）

- ◆ EMIチェック機能により基板製造前に問題箇所特定・修正することができ、基板の改版・試験回数を削減している。またAI(人工知能)によるベテランエンジニアの判別が可能でレビュー時間の短縮、設計品質を向上させることによるEMI対策部品の削減、評価試験期間の短縮等によりトータルコストの大幅削減が可能。

